

特点

遵循 VITA46.0 规范

6U 233.35×160mm VPX 板卡结构

支持风冷/导冷结构

集成 PEX8748 桥片

支持 RAID(取决于 CPU 板)

技术规格

- 上行接口：×16 PCI-E 3.0，支持 X16/X8/X4；带宽决定盘的数量
- 硬盘接口：支持板载 8 个 NVME M.2 插槽
- 最大写入带宽 8000MB/S，最大读取带宽 6000MB/S（根据实际选用 M.2 硬盘不同，读写速度会有区别），4T 单块 M.2 建议使用鸿泰科技宽温盘
- 供电：+12V
- 优势：8 个盘通过 PCIE 透明桥直接显示在 CPU 板上，在 CPU 板上组软 RAID
- 前面板接口：8 个硬盘读写指示灯，1 个电源灯
- 到背板接口：
 - ◇ P0：电源及通用信号；
 - ◇ P1：1 组×16 PCI-E (GEN3)，向下兼容 PCIE X8/X4
- 工作温度范围：-40~+60℃。取决于 M.2 盘
- 工作湿度：10%~90%，非凝露。
- 贮存温度：-45℃~+85℃（可选）。
- 冲击：15G peak-peak, 11ms duration(非工作状态)。
- 振动：2Grm 随机振动，5-500Hz 每轴（工作状态）。

接口定义

VPX P0	G	F	E	D	C	B	A
1	+12V_HOT	+12V_HOT	+12V_HOT		+12V_HOT	+12V_HOT	+12V_HOT
2	+12V_HOT	+12V_HOT	+12V_HOT		+12V_HOT	+12V_HOT	+12V_HOT
3							
4			GND		GND	VPO_SYSRESET#	
5			GND		GND		
6			GND		GND		
7		GND			GND		
8	GND	VPX_CLK_PCIE-	VPX_CLK_PCIE+	GND			GND

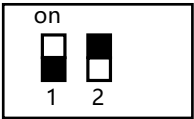
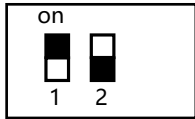
VPX P1	G	F	E	D	C	B	A
1		GND	PE_BP_TX0-	PE_BP_TX0+	GND	PE_BP_RX0-	PE_BP_RX0+
2	GND	PE_BP_TX1-	PE_BP_TX1+	GND	PE_BP_RX1-	PE_BP_RX1+	GND
3		GND	PE_BP_TX2-	PE_BP_TX2+	GND	PE_BP_RX2-	PE_BP_RX2+
4	GND	PE_BP_TX3-	PE_BP_TX3+	GND	PE_BP_RX3-	PE_BP_RX3+	GND
5		GND	PE_BP_TX4-	PE_BP_TX4+	GND	PE_BP_RX4-	PE_BP_RX4+
6	GND	PE_BP_TX5-	PE_BP_TX5+	GND	PE_BP_RX5-	PE_BP_RX5+	GND
7		GND	PE_BP_TX6-	PE_BP_TX6+	GND	PE_BP_RX6-	PE_BP_RX6+
8	GND	PE_BP_TX7-	PE_BP_TX7+	GND	PE_BP_RX7-	PE_BP_RX7+	GND
9		GND	PE_BP_TX8-	PE_BP_TX8+	GND	PE_BP_RX8-	PE_BP_RX8+
10	GND	PE_BP_TX9-	PE_BP_TX9+	GND	PE_BP_RX9-	PE_BP_RX9+	GND
11		GND	PE_BP_TX10-	PE_BP_TX10+	GND	PE_BP_RX10-	PE_BP_RX10+
12	GND	PE_BP_TX11-	PE_BP_TX11+	GND	PE_BP_RX11-	PE_BP_RX11+	GND
13		GND	PE_BP_TX12-	PE_BP_TX12+	GND	PE_BP_RX12-	PE_BP_RX12+
14	GND	PE_BP_TX13-	PE_BP_TX13+	GND	PE_BP_RX13-	PE_BP_RX13+	GND
15		GND	PE_BP_TX14-	PE_BP_TX14+	GND	PE_BP_RX14-	PE_BP_RX14+
16	GND	PE_BP_TX15-	PE_BP_TX15+	GND	PE_BP_RX15-	PE_BP_RX15+	GND

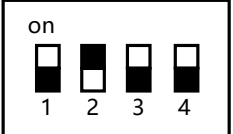
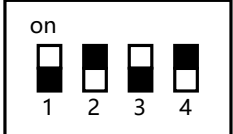
拨码开关设置

1、PCIe 配置

VPX-P6312设计通过PEX8748灵活配置PCIe总线，以满足多种应用需求，板载手动拨码开关分别设置外部输入的PCIe总线到PEX8748带宽，具体方法如下：

注：黑色标识为拨码实体键

	P6312内置时钟 SW1	CPU板时钟 SW1
时钟状态		

	PLX_SW1	SW2	PLX_SW2
PCIe X16			

	PLX_SW1	SW2	PLX_SW2
PCIe X8			

	PLX_SW1	SW2	PLX_SW2
PCIe X4			